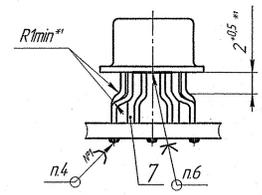
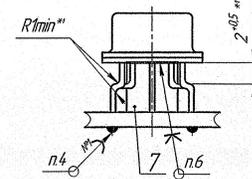


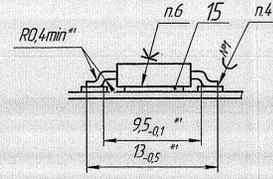
Setting of microcircuit
Установка микросхемы 190КТ2 (4-1)



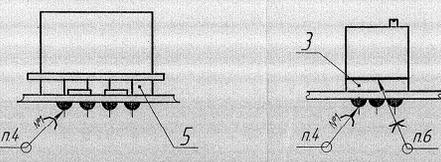
Setting of microcircuit
Установка микросхем 140УД601А (4-1)



Setting of blocks B19K-1 diode matrix 2L
Установка блоков B19K-1 диодной матрицы 2ЛС627А, транзисторной матрицы 1НТ251 (4-1)

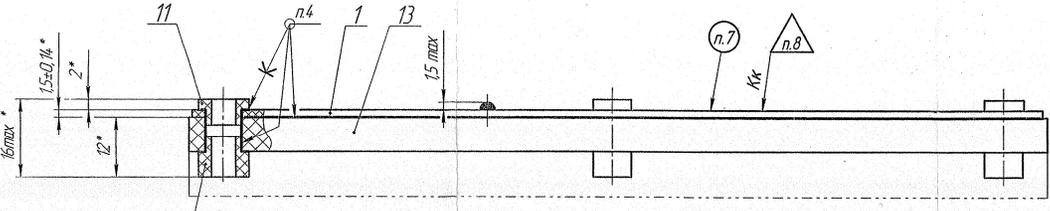
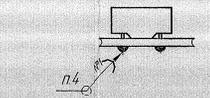


Setting of resistor
Установка резистора СР5-28Б

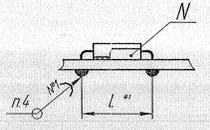


Setting of relay
Установка реле РЭК87

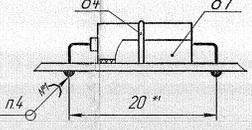
Setting of capacitors
Установка конденсаторов К10-17



Setting of EP3 (solder table)
Установка ЭРЗ (см.табл.1)



Setting of capacitors
Установка конденсаторов К53-1



Setting of Zener diodes
Установка стабилитранов 2С212В, 2С182А

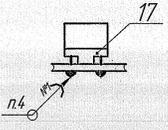
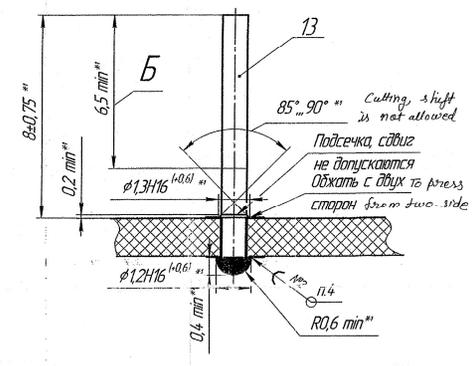


Таблица 1 Table 1

Тип ЭРЗ	Pos. L, поз. №	Pos. N
C2-29B-0,125	12,5	—
2ЛС22Б	12,5	—
2С147В	17,5	—
C2-33АМ-0,25	10	86
C2-33А-0,25	12,5	86

A-A (10-1)



- Sheet 118 BG-29 Amendments
- Pitch of coordinate grid 1.25mm. Shaping of terminals and setting of elements to be carried out as per the drawing. Remaining requirements for mounting as per OST4.010.030-81. Positional designations of elements are shown conventionally.
 - * Dim. For references.
 - ** Dimensions to be ensured by the tool.
 - Solder ПООС 50-18 GOST 21930-76 (No. 1), ПООС 61-0.5 GOST 21930-76 (No. 2), flux ФКС as per OST 4 F0.033.200.
 - During mechanized soldering, following is allowed: solder only by the solder ПООС 61-0.5 GOST 21930-76; frame pos. 13 to be set after soldering of elements with the pin terminals. Electronic components with planar terminals to be soldered only after the setting of frame.
 - Glue BK-9 OST 4 F0.029.204.
 - Measures for protection from static charge as per OST 92-1615-74. Permissible value of the potential of static charge 100V. Before mounting, on all the output contacts (wire pos. 85), set the removable shortening fixture.
 - Coating varnish УР-231 ТУ6-21-14-90 (3), except wire pos. 85 on the dimension B and holes B.
 - Protect the adjustment screw of resistors pos. 60 from falling of washing mixture and varnish.
 - Mark the serial number of the PCB by mastic on the base of varnish ЭП-730 GOST 20824-81 as per the instruction И-144 in lettering 3.5 type A GOST 2.304-81 at the place comfortable for reading.
 - Put the stamp.

(провода по паз. 85) установить съёмное закорачивающее приспособление.
8 Покрывать лак УР-231 ТУ6-21-14-90(3), кроме проволоки по паз.85 на размере B и отверстий B. Регулируемый винт резистора по паз.60 от попадания промывочной смеси и лака предохранить.
9 Маркировать серийный номер платы мастикой на основе лака ЭП-730 ГОСТ 20824-81 по инструкции И-144 шрифтом 3,5 тип А ГОСТ 2.304-81 в месте удобном для чтения.
10 Клеить.

TRIPPLICATE T-905

BG-24-05/P-46/105-118

БГ 29-4С.150СБ

PCB UNIT				Узел печатный	
№	Имя	Дата	Время	Лист	Листов
1	Иванов	10.10.2008	10:00	1	1
2	Петров	10.10.2008	11:00	1	1
3	Сидоров	10.10.2008	12:00	1	1
4	Климов	10.10.2008	13:00	1	1
5	Васильев	10.10.2008	14:00	1	1
6	Попов	10.10.2008	15:00	1	1
7	Смирнов	10.10.2008	16:00	1	1
8	Мухоморов	10.10.2008	17:00	1	1
9	Ильин	10.10.2008	18:00	1	1
10	Кузнецов	10.10.2008	19:00	1	1